**סיכום פגישה עם משה 18.8.2011**

להלן סיכום הנקודות שהועלו בפגישה שנערכה בטכניון 18.8.2011:

* התייחסות לנק' סינגולריות (זוויות מיחדות כמו 90 מעלות) לשם ייעול התהליך עקב מהירות מעבד מוגבלת (133 MHZ).
* לבדוק עם מוני האם ניתן לבצע את הפרוייקט על כרטיס FPGA אחר (לאו דווקא DE2) [adv7213?]. בנוסף יש לבדוק האם קיים UART מהיר יותר מהקיים (115200).
* בדוגמאות לאפליקציות להוסיף מדפסת.
* הפרוייקט יבוצע על תמונה מונוכרומטית בלבד ולא בצבע.
* החלפת שם פרוייקט.
* הוספת מודולריות וגנריות למסמך פרוייקט.
* בניית GUI.
* לימוד המערכת הבסיסית של הפרוייקט של בארי, ולבסוף לדחוף תמונה רגילה (לא דחוסה) ל-DISPLAY. בנוסף, הבנת פרוטוקול ה-VEZA (תצוגה).
* קביעת רזולוציות לחומרה (להכניס סעיף דרישות במסמך פרוייקט): כניסה- 600X800, יציאה- 480X640.
* יתכן מצב שניקח תמונת פלט בגודל 600X800, אבל טווח העניין יהיה 480X640 כלומר נקבל מסגרת בצבע קבוע על פי בחירתנו.
* לימוד פרוטוקול כתיבה וקריאה מ-SDRAM והבנת הקשיים שהוא טומן (תזמונים).
* לחשוב איך לבצע חיתוך של התמונה במקרה של חריגה לאחר סיבוב.
* לוודא שביצענו את כל בדיקות תקינות הקלט בקוד (MATLAB).